



La production des vecteurs de test efficace à un coût attractif est un challenge qu'ASTER Ingénierie a relevé avec succès. La solution se devait de répondre aux exigences suivantes :

- Se libérer des contraintes du testeur et laisser une liberté totale sur la façon dont les vecteurs de test sont décrits afin de valoriser les informations disponibles.
- Optimiser le nombre de vecteurs de test et mesurer la qualité des vecteurs produits afin de s'assurer des performances des résultats.
- Adresser la majorité des testeurs du marché afin de garantir la mise en œuvre des vecteurs produits sur tous les testeurs IN-CIRCUIT, fonctionnel et Boundary-Scan.

La solution imaginée par ASTER Ingénierie est basée sur l'utilisation du format normalisé JEDEC et d'une boîte à outils permettant de convertir les données de simulation ou de test en vecteurs JEDEC et vice versa.

APPLICATIONS

- Conversion des résultats de simulation en vecteurs de test.
- Mesure de l'efficacité par calcul du taux de couverture.
- Test fonctionnel de composants ou de carte (GO-NOGO).
- Test IN-CIRCUIT.
- Test de cluster Boundary-Scan.
- Plus de 26 interfaces disponibles pour utiliser le format JEDEC sur différents testeurs.

- Catalogue de séquences de test pour une large gamme de composants électroniques (utilisables sur tous les testeurs).
- Développement de vecteurs de test à la demande.
- Outils disponibles sur PC-8086, VAX, SUN, HP9000s700.

INTERFACE LASAR™

LAS2JED extrait d'une simulation LASAR, les vecteurs de test d'un composant ou de la totalité d'une carte. Les stimuli peuvent être décrits de façon événementielle (LsrPipe), statique (LowSpeed), ou dynamique (HighSpeed). Les réponses prédites sont transcrites dans le format JEDEC. Le nom des broches et les messages sont conservés afin de garantir une meilleure lisibilité des résultats produits.

JED2LAS convertit un fichier au format JEDEC en vecteurs LASAR :

- Utilisation du langage LowSpeed ou HighSpeed,
- Translation des messages,
- Vérification des états attendus sur les sorties lors de la simulation LASAR.

PROCESSEUR JEDEC

ZZJED traite un fichier au format JEDEC quel que soit son origine et propose les services suivants :

- Optimisation du nombre de vecteurs
 - Élimination des vecteurs correspondant à des états transitoires,
 - Identification des signaux d'horloge (Retour à Zéro, Retour à Un).
- Analyse de l'efficacité des vecteurs de test (calcul du taux de couverture, liste des fautes non détectées).

TESTEURS DE COMPOSANTS

Advantest
Ando
Genrad : GR115, GR125, GR130
Hewlett-Packard : HP82000, HP83000
MCT2000
Schlumberger SENTRY
Trillium

TESTEURS DE CARTES

Genrad : GR1732, GR227x, GR228x, GR275x
Hewlett-Packard : HP3065, HP3070
Innovate 9000
Marconi : Sys80, Série 5xx, Série 4200
Rhode & Schwarz
Schlumberger : Série 30, Série 700
Teradyne : L200/L300, Z1800, Z800, Z8000